(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平10-126010

(43)公開日 平成10年(1998)5月15日

(51) Int.Cl.⁶

H01S 3/18

H01L 33/00

識別配号

FI

H01S 3/18

H01L 33/00

C

審査請求 未請求 請求項の数8 FD (全 14 頁)

(21)出顧番号

特願平8-299543

(71)出願人 000006747

株式会社リコー

東京都大田区中馬込1丁目3番6号

(22)出廣日

平成8年(1996)10月23日

(72)発明者 高橋 孝志

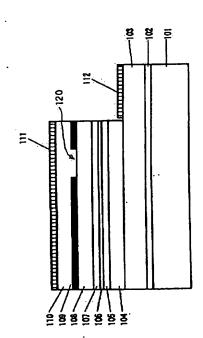
東京都大田区中馬込1丁目3番6号 株式

会社リコー内

(74)代理人 弁理士 植本 雅治

(54) 【発明の名称】 半導体レーザ装置の製造方法

(57)【要約】



TEST AVAILABLE COPY

【特許請求の範囲】

【請求項1】 基板上に、少なくともn型 Al_xGa_{1-x} Nクラッド層(0 < x < 1)、 In_yGa_{1-y} N層 $(0 \le y < 1)$ を含む発光領域、p型 Al_xGa_{1-x} Nクラッド層を順次に形成し、p型 Al_xGa_{1-x} Nクラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、 Al_xGa_{1-x} N層 $(x < z \le 1)$ を選択成長によって形成し、前記p型 Al_xGa_{1-x} Nクラッド層及び Al_x Ga_{1-x}N層上には、p型GaNコンタクト層を形成することを特徴とする半導体レーザ装置の製造方法。

【請求項2】 基板上に、少なくともn型 $A1_xGa_{1-x}$ Nクラッド層(0 < x < 1)、 $In_yGa_{1-y}N$ 層($0 \le y < 1$)を含む発光領域、p型 $A1_xGa_{1-x}$ N第1クラッド層を順次に形成し、p型 $A1_xGa_{1-x}$ N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、 $A1_xGa_{1-x}N$ 層($x < z \le 1$)を選択成長によって形成し、前記p型 $A1_xGa_{1-x}$ N第1クラッド層及び $A1_xGa_{1-x}$ N層上には、p型 $A1_xGa_{1-x}$ N第2クラッド層、p型 Ga_{1-x} N第2

【請求項3】 基板上に、少なくともn型 Al_xGa_{1-x} Nクラッド層(0 < x < 1)、 In_yGa_{1-y} N層 $(0 \le y < 1)$ を含む発光領域、p型 Al_xGa_{1-x} N第1クラッド層を順次に形成し、p型 Al_xGa_{1-x} N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、 Al_xGa_{1-x} N層 $(x < z \le 1)$ 、 In_xGa_{1-x} N層 $(0 \le w < 1)$ を選択成長によって順次に形成し、前記p型 Al_xGa_{1-x} N第1クラッド層および In_xGa_{1-x} N層上には、p型 Al_xGa_{1-x} N第2クラッド層、p2 al_xGa_{1-x} N第2クラッド層とする半導体レーザ装置の製造方法。

【請求項4】 基板上に、少なくともn型GaNバッファ層を形成し、該n型GaNバッファ層上には、電流注入領域となるべきストライプ状の領域を除いて、 Al_z $Ga_{1-z}N$ 層 $(x < z \le 1)$ を選択成長により形成し、前記 n型GaNバッファ層および $Al_zGa_{1-z}N$ 層上には、n型 $Al_zGa_{1-z}N$ クラッド層(0 < x < 1)、 $In_yGa_{1-y}N$ 周 $(0 \le y < 1)$ を含む発光領域、p型 $Al_zGa_{1-z}N$ クラッド層、p型コンタクト層を順次に形成することを特徴とする半導体レーザ装置の製造方法。

【請求項5】 基板上に、少なくともn型 Al_xGa_{1-x} N第1クラッド層(0<x<1)を形成し、n型 Al_xGa_{1-x} N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、 Al_xGa_{1-x} N層(x<z≤1)を選択成長によって形成し、前記n型 Al_xGa_{1-x} N第1クラッド層および Al_xGa_{1-x} N層上には、n型 Al_xGa_{1-x} N第2クラッド層、 In_yGa_{1-y} N層(0≤y<1)を含む発光領域、p型 Al_xGa_{1-x} Nクラッド層、p型コンタクト層を順次に形成することを特徴とする半導体レーザ装置の製造方法。

【請求項6】 基板上に、少なくともn型A1、Ga1-x N第1クラッド層(0<x<1)を形成し、n型A1、Ga1-x N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、In、Ga1-x N層(0 \le x<1)、A1、Ga1-x N層(x<z \le 1)を選択成長によって順次に形成し、前記n型A1、Ga1-x N第1クラッド層およびA1、Ga1-x N層上には、n型A1、Ga1-x N第2クラッド層、In、Ga1-y N層(0 \le x<1)を含む発光領域、p型A1、Ga1-x Nクラッド層、p型コンタクト層を順次に形成することを特徴とする半導体レーザ装置の製造方法。

【請求項7】 基板上に、少なくともn型Al、Gal-、Nクラッド層(0 < x < 1)、 $In_yGa_{1-y}N B(0 < y < 1)$ を含む発光領域、 $p型Al_xGa_{1-x}N$ クラッド層を順次に形成し、 $p型Al_xGa_{1-x}N$ クラッド層と順次に形成し、 $p型Al_xGa_{1-x}N$ クラッド層上には、電流注入領域となるべき円形状の領域を除いて、 $Al_xGa_{1-x}N B(x < z \le 1)$ を選択成長によって形成し、 $p型Al_xGa_{1-x}N$ クラッド層および $Al_xGa_{1-x}N$ N層上には、 $p型Ga_{1-x}N$ クラッド層を形成し、前記積層構造を共振器としてその上下に多層膜ブラッグ反射鏡を形成することを特徴とする垂直共振器型面発光半導体レーザ装置の製造方法。

【請求項8】 請求項1乃至請求項7のいずれか一項に 記載の半導体レーザ装置の製造方法において、 $A1_zGa_{1-z}N$ 層または $In_wGa_{1-w}N$ 層に代えて、GaN/ $A1_zGa_{1-z}N$ からなる超格子構造を形成することを特徴とする半導体レーザ装置の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、半導体レーザ装置 の製造方法に関する。

[0002]

【従来の技術】InGaAIN系化合物半導体は、直接 遷移型のワイドギャップ半導体であり、青色の半導体レ ーザの材料として研究開発が進められている。図11は 特開平7-176826号に示されている従来の窒化ガ リウム系半導体レーザを示す図である。この半導体レー ザは、サファイア基板1上にGaNよりなるバッファ層 2、Siをドープしたn型GaNコンタクト層3が形成 されており、その上に、ストライプ状導波路として、S iをドープしたn型GaAINクラッド層4、Siをド ープしたn型InGaN活性層5、Mgをドープしたp 型AlGaNクラッド層6、Mgをドープしたp型Ga Nコンタクト層7が、ストライプ状に順次に形成された ダブルヘテロ接合(DH)構造を有している。また、この 半導体レーザには、電極としてp型GaNコンタクト層 7上にp層オーミック電極8が形成され、n型GaNコ ンタクト層3上にn層オーミック電極9が形成されてい

【0003】図11の半導体レーザにおいては、ストラ

イプ状導波路をドライエッチングによって、幅が50μ m以下になるように形成している。これにより、活性層 の電流密度を大きくして発振電流を減少させている。

【0004】図12は特開平6-283825号に示されている別の窒化ガリウム系半導体レーザを示す図である。この半導体レーザでは、サファイア基板10上に、A1N層11、Siドープn型GaN層12、Siドープn型Al, Gal-, N層13、Siドープn型GaN層14、アンドープAl, Gal-, N層15、Mgドープp型Al, Gal-, N層16及びMgドープp型GaN層17が順次に積層されて形成されている。なお、x. yは0 $\leq x \leq y \leq 1$ となっている。また、図12において、18はSiO2絶縁層であり、このSiO2絶縁層18には幅10 μ mのストライプ部分が形成されている。また、19,20はSiドープn型GaN層12およびMgドープp型GaN層17とにそれぞれ形成された金属電極である。

【0005】図12の半導体レーザにおいては、Mgドープp型 $Al_yGa_{1-y}N$ 圏16からの不純物Mgの拡散をアンドープ $Al_xGa_{1-x}N$ 圏15によって吸収し防止している。これにより、活性圏内のドナーーアクセプター間のペア発光を抑制して関電流を低下させている。

【0006】図11および図12に示した半導体レーザ は、端面発光型のものであるが、面発光型の窒化ガリウ ム系半導体レーザの構造も提案されている。図13は特 開平7-297476号に示されている窒化ガリウム系 の面発光レーザを示す図である。図13の半導体レーザ では、表面が[10-10]軸に垂直であるサファイア 基板21上に、GaNのバッファ層22を成長した後、 GaNに格子整合したInAINのアンドープ低屈折率 層23とGaNのアンドープ高屈折率層24とを、交互 に10.5周期積層し、アンドープブラッグ反射鏡25 を形成する。各層23,24の厚さは素子内部での波長 λの1/4とする。次に、n型GaNの電流注入層2 6, アンドープ I n_{0.2} G a_{0.8} Nの歪み量子井戸層 2 7、p型GaNの正孔注入層28から成る共振器を設け る。この共振器の厚さを入とする。続いて、GaNに格 子整合したInAlNのp型屈折率層29とGaNのp 型高屈折率層30とを、交互に10.5周期積層し、p 型ブラッグ反射鏡31を形成する。また、p-GaNキ ャップ層32, p側電極33を設ける。さらに、表面か ら電子注入層26に到達するまでエッチングを行なうこ とにより、直径が10µmの円形のメサを形成する。最 後にSiO234で被覆した後、n側電極35を蒸着し て、図13に示す面発光レーザを作成することができ

【0007】図13の構造の半導体レーザでは、活性層を[0001]軸から傾斜した軸方向に形成することにより、偏光方向を制御している。

[0008]

【発明が解決しようとする課題】ところで、半導体レーザでは、活性層に注入される電流領域を狭くし、活性層内のキャリア密度を高くすることによって関電流を低減している。図11に示した半導体レーザでは、ドライエッチングによって幅50μm以下の導波路構造を作製することにより、電流を狭窄している。また、図12に示した半導体レーザにおいては、SiO₂絶縁膜を幅10μmの領域からのみ注入することによって、電流を狭窄している。

【0009】しかしながら、Mgドープp型GaNコンタクト層とp型の金属電極との接触抵抗が高いため、図11、図12に示した構造では電極との接触面積が小さくなり、素子の直列抵抗が増加し、素子の動作電圧が高くなってしまうという問題があった。

【0010】同様に、図13に示した面発光レーザにおいても、直径が10μmの円形メサ構造によって電流狭窄を行なっているため、p型コンタクト層とp型の金属電極との接触面積が小さくなり、素子の動作電圧が高くなってしまうという問題があった。

【0011】本発明は、窒素を含む化合物の半導体レーザ装置において、電流を狭窄して関電流を低減するとともに、これによる素子の動作電圧が高くなるのを有効に防止することの可能な半導体レーザ装置の製造方法を提供することを目的としている。

[0012]

型 $A \mid_x Ga_{1-x} N$ 第1クラッド層上には、電流注入領域となるベきストライプ状の領域を除いて、 $A \mid_z Ga_{1-x} N$ 層($x < z \le 1$)、 $I \mid_n Ga_{1-x} N$ 層($0 \le w < 1$)を選択成長によって順次に形成し、前記p型 $A \mid_x Ga_{1-x} N$ 第1クラッド層および $I \mid_n Ga_{1-x} N$ 層上には、p型 $A \mid_x Ga_{1-x} N$ 第2クラッド層、p型 $A \mid_x Ga_{1-x} N$ 第2クラッド層を順次に形成することを特徴としている。

【0016】また、請求項5記載の発明は、基板上に、少なくともn型Al、Gal-、N第1クラッド層(0<x <1)を形成し、n型Al、Gal-、N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、Al、Gal-、N層(x<z \le 1)を選択成長によって形成し、前記n型Al、Gal-、N第1クラッド層およびAl、Gal-、N層上には、n型Al、Gal-、N第2クラッド層、In、Gal-、N層(0 \le y<1)を含む発光領域、p型Al、Gal-、Nクラッド層、p型コンタクト層を順次に形成することを特徴としている。

【0017】また、請求項6記載の発明は、基板上に、少なくともn型A1 $_x$ G a_{1-x} N第1クラッド層(0 < x < 1)を形成し、n型A1 $_x$ G a_{1-x} N第1クラッド層上には、電流注入領域となるべきストライプ状の領域を除いて、I1 $_x$ G a_{1-x} N層(0 \leq w < 1)、A1 $_x$ G a_{1-x} N層(x < z \leq 1)を選択成長によって順次に形成し、前記 n型A1 $_x$ G a_{1-x} N第1クラッド層およびA1 $_x$ G a_{1-x} N層上には、n型A1 $_x$ G a_{1-x} N第2クラッド層、I1 $_x$ G a_{1-x} N層(0 \leq y < 1)を含む発光領域、p型A1 $_x$ G a_{1-x} Nクラッド層、p型コンタクト層を順次に形成 することを特徴としている。

【0018】また、請求項7記載の発明は、基板上に、少なくともn型A1 $_x$ G a_{1-x} ND9 $_y$ ド層(0<x<1)、I n_y G a_{1-y} N層(0<y<1)を含む発光領域、p型A1 $_x$ G a_{1-x} ND9 $_y$ ド層を順次に形成し、p型A1 $_x$ G a_{1-x} ND9 $_y$ ド層上には、電流注入領域となるべき円形状の領域を除いて、A1 $_x$ G a_{1-x} N層(x<z \le 1)を選択成長によって形成し、p型A1 $_x$ G a_{1-x} ND9 $_y$ ド層およびA1 $_x$ G a_{1-x} ND1 $_x$ G a_{1-x} ND2 $_y$ PA1 $_y$ PA

【0019】また、請求項8記載の発明は、請求項1乃 至請求項7のいずれか一項に記載の半導体レーザ装置の 製造方法において、 $Al_{1}Ga_{1-1}N$ 層または $In_{2}Ga_{1-1}N$ 層に代えて、 $GaN/Al_{2}Ga_{1-2}N$ からなる超格子構造を形成することを特徴としている。

[0020]

【発明の実施の形態】以下、本発明の実施の形態を図面に基づいて説明する。図1は本発明に係る半導体レーザ装置は、基板101上に、少なくともn型Al_Gal--、Nクラッド層104(0<x<1)、In,Gal-,N層(0 \le y<1)を含む発光領域(活性層)106、p型Al_Gal-、Nクラッド層108が順次に形成され、p型Al_Gal-、Nクラッド層108上には、電流注入領域となるベきストライブ状の領域120を除いて、Al_Gal-、N層109(x<z \le 1)が選択成長によって形成されており、前記p型Al_Gal-、Nクラッド層108及びAl_Gal-、N層109上には、p型GaNコンタクト層110が形成され、端面発光型のものとして構成されている。

【0021】なお、ここで、発光領域(活性層) 106としては、 $In_yGa_{1-y}N層(0 \le y < 1)$ だけからなるものを用いることができるし、 $In_yGa_{1-y}N層(0 \le y < 1)$ の上下にAlGaNガイド層を設けてSCH構造としたものを用いても良く、あるいは、AlGaNバリア層をはさんで量子井戸構造にしたものを用いることもできる。換言すれば、発光領域(活性層) 106としては、 $In_yGa_{1-y}N層(0 \le y < 1)$ を含んだものであれば良い。

【0023】具体例として、図1の半導体装置は、サファイア基板101上に、GaNバッファ層102, n型GaNコンタクト層103が順次に形成され、n型GaNコンタクト層103上に、n型Al_{0.15}Ga_{0.85}Nクラッド層104, n型Al_{0.1}Ga_{0.9}Nガイド層105, GaN/Al_{0.1}Ga_{0.9}Nガイド層107, p型Al_{0.15}Ga_{0.85}Nクラッド層108, アンドープAlN層109, p型GaNコンタクト層110, p側電極111が、選択成長によって順次に形成されたものとなっている。

【0024】ここで、アンドープAIN層109は、AI, Ga1-, N層109においてz=1とした場合であり、電流を狭窄するためのストライプ領域(電流注入領域)120となるべき箇所には、形成されていない。

【0025】また、n型GaNコンタクト層103上には、n側電極112が形成されている。

【0026】図2は、図1の半導体レーザ装置の製造工程例を示す図である。図2の工程例では、まず、サファイア基板101上に、GaNバッファ層102、n型GaNコンタクト層103、n型Al_{0.15}Ga_{0.85}Nクラッド層104、n型Al_{0.1}Ga_{0.9}Nガイド層105、GaN/Al_{0.1}Ga_{0.9}Nガイド層105、GaN/Al_{0.1}Ga_{0.9}Nガイド層107、p型Al_{0.15}Ga_{0.85}Nクラッド層108を順次にエピタキシャル成長させる(図2(a))。なお、結晶成長方法としては、有機金属気相成長法を使用することができる。

【0027】次に、 $p型A1_{0.15}$ $Ga_{0.85}$ N/2 J=108 L=108 L=108

【0028】次に、有機金属気相成長法により、 $p型AI_{0.15}Ga_{0.85}$ Nクラッド層108上にアンドープAIN層109を約50nm程度の層厚に成長させる(図2(c))。このとき、 SiO_2 層201上にはAIN層109が堆積しないため、ストライプ幅 d_0 が 5μ mの電流注入領域120が形成される。

【0029】次に、 SiO_2 層201をケミカルエッチングで除去した後で、アンドープA1N層109およびp型A $1_{0.15}$ Ga $_{0.85}$ Nクラッド層108上にp型GaNコンタクト層110を結晶成長させる(図2(d))。

【0030】次に、p型GaNコンタクト層110の表面からn型GaNコンタクト層103までドライエッチングしてリッジ構造を形成する(図2(e))。このとき、リッジ幅 d_1 が例えば100 μ m、エッチングした側面の一方から電流注入領域までの距離 d_2 が例えば約30 μ mとなるように、リッジ構造を形成することができる。このようなリッジ構造とすることによって、n型GaNコンタクト層103上にn側電極112を確実に形成するためのスペースを確保することができて、後述のように、n型GaNコンタクト層103上にn側電極112を確実に形成し、n型GaNコンタクト層103中を電流が水平方向に流れるときに抵抗が増大するのを抑制することができる。

【0031】最後に、p型GaNコンタクト層110上にp側電極111を蒸着で形成し、また、n型GaNコンタクト層103上にn側電極112を蒸着で形成する(図2(f))。これにより、図1の半導体レーザ装置を作製できる。

【0032】このような半導体レーザ装置においては、 p型A 1_{0.15}Ga_{0.85}Nクラッド層108上に、例えば 5μ m幅のストライプ状の領域120を除いて、アンドープAIN層109が形成されており、このAIN層109は禁制帯幅が6.2eVと非常に大きく、ほぼ絶縁体となっている。従って、電流を 5μ mのストライプ状の領域120に集中させ、電流を狭窄させることができる。そして、AIN層109で覆われていないストライプ状の領域120を通過した電流を、p型AI $_{0.15}$ Ga $_{0.85}$ Nクラッド層108を通って活性層106に注入させることができる。

【0033】GaN系半導体レーザにおいては、発振波長が短いため、活性層に光を閉じ込める<math>AlGaNクラッド層の層厚は、 0.6μ m程度とAlGaAs系半導体レーザに比べて半分以下の厚さで良い。これにより、 $p型Al_{0.15}Ga_{0.85}N$ クラッド層108内での電流広がりを、GaAs系半導体レーザに比べて十分小さくすることができる。

【0034】また、電流狭窄を行なうためのA1N層1 09は、p型GaNコンタクト層110の下に設けられ ている。

【0035】従って、図1の半導体レーザ装置では、電流が狭窄される面積(ストライプ状の領域120の面積)とp型GaNコンタクト層110が金属電極111と接触する面積とをそれぞれ独立に制御できるという特徴を有している。上記例では、電流狭窄幅(ストライプ幅) d_0 を5 μ mと狭くし、かつ、p型GaNコンタクト層幅 d_1 を100 μ mと広くすることができる。これにより、レーザの関値電流を低下させることができ、かつ素子の動作電圧を低減することができる。

【0036】GaN系材料はケミカルエッチングが非常に困難な材料であり、従って、通常、エッチングにはドライエッチングが用いられる。しかしながら、ドライエッチングでは、約50nmの薄いアンドープAIN層109(AI_xGa_{1-x}N層109(x<z≤1))のみを制御性良くエッチングするのは困難である。そこで、本発明においては、電流狭窄を行なうストライブ状領域120の形成を、SiO_x層201をマスクとしたAIN層109の選択成長により行なっている。そのため、ストライプ領域でAIN層109が残ったり、p型AI_{0.15}Ga_{0.85}Nクラッド層108がエッチングされることなく、制御性良く、ストライブ状の領域、すなわち電流注入領域120の形成を行なうことができる。

 いて、 Al_zGa_{1-z} N層109($x < z \le 1$)が選択成長によって形成されており、前記p型 Al_zGa_{1-z} N第1クラッド層301及び Al_zGa_{1-z} N層109上には、p型 Al_zGa_{1-z} N第2クラッド層303、p型GaN コンタクト層110が形成され、端面発光型のものとして構成されている。

【0038】図3に示した半導体レーザ装置も、図1に示した半導体レーザ装置と同様に、活性層106(例えば $GaN/Al_{0.1}Ga_{0.9}N$ 多重量子井戸活性層)の上部に、例えば 5μ m幅のストライブ状領域120を除いて、 $Al_zGa_{1-z}N$ 層109(x<z \leq 1)(例えば、アンドープAlN層)が形成されており、このAlN $Bloometric{N}{B}$ 109は、ほぼ絶縁体であるため、電流を幅 5μ μ μ μ 09は、ほぼ絶縁体であるため、電流を幅 5μ μ μ 07式の領域120に集中させ、電流を狭窄させることができ、関電流を低減することができる。

【0039】さらに、図3の半導体装置では、電流を狭窄するための $A1_z$ G a_{1-z} N層 $109(x<z\le1)$ (例えばA1N層)をp型 $A1_x$ G a_{1-x} N第1クラッド層301(例えばp型 $A1_{0.15}$ G $a_{0.85}$ N第1クラッド層)とp型 $A1_x$ G a_{1-x} N第2クラッド層303(例えばp型 $A1_{0.15}$ G $a_{0.85}$ N第2クラッド層)との間に設けることにより、図1に示した半導体レーザ装置に比べて、活性層106により近い位置で電流狭窄を行なうことができ、これにより、電流広がり(水平横方向の電流広がり)をさらに抑制して、関電流を一層低減することができる。

【0040】図4は、本発明に係る半導体レーザ装置の 他の構成例を示す図である。なお、図4において、図 1,図3と対応する箇所には同じ符号を付している。図 4の半導体レーザ装置は、基板101上に、少なくとも n型A1,Ga1-,Nクラッド層104(0<x<1)、I n, G a₁₋, N層(0≤y<1)を含む発光領域(活性層)1 06、p型A1、Ga1-xN第1クラッド層301が順次 に形成され、p型Al_xGa_{l-x}N第1クラッド層301 上には、電流注入領域となるべきストライプ状の領域1 20を除いて、Al_zGa₁₋₂N層109(x<z≤1)、 In, Ga1-, N層302(0≦w<1)が選択成長によっ て形成されており、前記p型Al,Gal-,N第1クラッ ド暦301および I n, G a_{1-v} N暦302上に、p型A 1, Ga₁₋₁ N第2クラッド層303、p型GaNコンタ クト層110が形成され、端面発光型のものとして構成 されている。

【0041】図4に示した半導体レーザ装置も、図1に示した半導体レーザ装置と同様に、活性層106(例えば $GaN/Al_{0.1}Ga_{0.9}N$ 多重量子井戸活性層)の上部に、例えば 5μ m幅のストライプ状領域120を除いて、 $Al_zGa_{1-z}N$ 層109(x<z \leq 1)(例えばアンドープAIN層)が形成されており、このAIN層109は、ほぼ絶縁体であるため、電流を幅 5μ mのストライプ状の領域120に集中させ、電流を狭窄させること

ができ、閾電流を低減することができる。

【0042】さらに、図4の半導体装置では、電流を狭窄するためのAI、 Ga_{1-1} 、N層109 $(x < z \le 1)$ (例えばAIN層)をp型AI、 Ga_{1-1} N第1クラッド層301(例えばp型AI、 Ga_{1-1} N第2クラッド層303(例えばp型AI、 Ga_{1-1} N第2クラッド層303(例えばp型AI、 Ga_{1-1} N第2クラッド層303(例えばp型AI、 Ga_{1-1} N第2クラッド層)との間に設けることにより、図1に示した半導体レーザ装置に比べて、活性層106により近い位置で電流狭窄を行なうことができ、これにより、電流広がり(水平横方向の電流広がり)をさらに抑制して、関電流を一層低減することができる。

【0043】さらに、図4の半導体レーザ装置の特徴として、電流狭窄を行なうためのAl₂Ga₁₋₂N層109 $(x < z \le 1)$ (例えばAlN層109)の上に、In₂Ga₁₋₂N層302 (例えばアンドープGaN層)をAlN層109に続いて選択成長により形成している。ここで、In₂Ga₁₋₂N層302 (例えばGaN)は、屈折率がp型Al₂Ga₁₋₂Nクラッド層301,302 (例えばAl_{0.16}Ga_{0.85}Nクラッド層)よりも大きく、また、例えばIn₂Ga₁₋₂N活性層とIn組成が同じかあるいは大きい場合には、In₂Ga₁₋₂N層は、In₂Ga₁₋₂N活性層106で発生した光を吸収する。このため、水平横方向に実効屈折率が変調(形成)され、光は、In₂Ga₁₋₂N層302 (例えばアンドープGaN層)が存在しないストライプ状の領域120に閉じ込められる

【0044】このように、図4の半導体レーザ装置では、電流狭窄を行なうための $A_{1z}Ga_{1-z}N$ 層109($x < z \le 1$)(例えばA! N 層)と水平横方向に光を閉じ込めるための $In_{*}Ga_{1-*}N$ 層302 (例えばGa N 層) が設けられているので、電流狭窄とともに、水平横方向に光を閉じ込めることができる。

【0045】特に、電流狭窄を行なうためのA1,Ga $_{1-2}$ N層109(x<z \leq 1)(例えばA1N層)と水平横方向に光を閉じ込めるためのI $_{1-2}$ N層302 (例えばGaN層302)について、SiO $_{2}$ 層をマスクとした選択成長により同一のストライプパターンを形成できるので、水平横方向のキャリア密度分布と光分布の位置ずれが発生せず、素子を安定な単一横モードで動作させることができる。

【0046】図5は、本発明に係る半導体レーザ装置の他の構成例を示す図である。なお、図5において、図1と対応する箇所には同じ符号を付している。図5の半導体レーザ装置は、基板101上に、少なくともn型GaNバッファ層102上には、電流注入領域となるべきストライプ状の領域120を除いて、 Al_xGa_{1-x} N層109(x<z \leq 1)が選択成長によって形成されており、前記n型GaNバッファ層102および Al_xGa_{1-x} N層109

上には、 $n型Al_xGa_{1-x}Nクラッド層104(0<x<1)、<math>In_yGa_{1-y}N層(0 \le y < 1)$ を含む発光領域 (活性層) 106、 $p型Al_xGa_{1-x}Nクラッド層108、<math>p型$ コンタクト層110が順次に形成され、端面発光型のものとして構成されている。

【0048】具体例として、図1の半導体装置は、サファイア基板101上に、GaNバッファ層102, n型GaNコンタクト層103が順次に形成され、n型GaNコンタクト層103上に、アンドープA1N層109, n型A10.15Ga0.85Nクラッド層104, n型A10.1Ga0.9Nガイド層105, GaN/A10.1Ga0.9Nガイド層107, p型A10.15Ga0.85Nクラッド層108, p型GaNコンタクト層110, p側電極111が、選択成長によって順次に形成されたものとなっている。

【0049】図6は、図5に示した半導体レーザ装置の製造工程例を示す図である。図6の工程例では、先ず、サファイア基板101上に、GaNバッファ層102、n型GaNコンタクト層103を、有機金属気相成長法により順次にエピタキシャル成長させる(図6(a))。

【0050】次に、n型GaNコンタクト層103上に SiO_2 層201を堆積させる。そして、フォトリソグ ラフィー工程により、電流注入領域となるベきストライプ領域を除いて、 SiO_2 層201をケミカルエッチングで除去する(図6(b))。ここで、 SiO_2 のストライプ d_0 幅は、例えば 5μ mとすることができる。

【0051】次に、有機金属気相成長法により、p型GaNコンタクト層103上にアンドープA1N層109を約50nm程度の層厚に成長させる(図G(c))。このとき、 SiO_2 層201上には、A1N層109が堆積しないため、ストライプ幅 d_0 が 5μ mの電流注入領域120が形成される。

【0052】次に、 SiO_2 層201をケミカルエッチングで除去した後で、アンドープA1N層109および n型GaNコンタクト層103上に、n型 $Al_{0.15}Ga_{0.85}$ Nクラッド層104、n2 $Al_{0.1}Ga_{0.9}$ Nガイド層105、GaN/ $Al_{0.1}Ga_{0.9}$ N多重量子井戸活性層106、p2 $Al_{0.15}Ga_{0.85}$ Nクラッド層108、p2 $Al_{0.15}Ga_{0.85}$ Nクタット層108 (図6 (d))。

【0053】次に、p型GaNコンタクト層110の表面からn型GaNコンタクト層103までドライエッチ

ングしてリッジ構造を形成する(図6(e))。このとき、リッジ幅 d_1 が例えば 100μ m、エッチングした側面の一方から電流注入領域までの距離 d_2 が例えば約 30μ mとなるように、リッジ構造を形成することができる。

【0054】最後に、p型GaNコンタクト層110上にp側電極111を蒸着で形成し、また、n型GaNコンタクト層103上にn側電極112を蒸着で形成する(図6(f))。これにより、図5の半導体レーザ装置を作製できる。

【0055】このような半導体レーザ装置においては、p型GaNコンタクト層103上に、例えば5μm幅のストライプ状の領域120を除いて、アンドープAIN層109が形成されており、このアンドープAIN層109は禁制帯幅が6.2eVと非常に大きく、ほぼ絶縁体となっている。従って、電流を5μmのストライプ状の領域120に集中させることができる。また、p側電は111と接触するp型AINコンタクト層110の幅は100μmと広くとれるため、p側オーミック抵抗を低減でき、素子の動作電圧を低減することができる。

【0056】図7は本発明に係る半導体レーザ装置の他の構成例を示す図である。なお、図7において、図5と対応する箇所には同じ符号を付している。図7の半導体レーザ装置は、基板101上に、少なくともn型A1、Ga1-xN第1クラッド層601(0<x<1)が形成され、n型A1、Ga1-xN第1クラッド層601上には、電流注入領域となるべきストライブ状の領域を除いて、A1、Ga1-xN層109(x<z≤1)が選択成長によって形成されており、前記n型A1、Ga1-xN第1クラッド層601およびA1、Ga1-xN層109上には、n型A1、Ga1-xN第2クラッド層602、In、Ga1-yN 層(0≤y<1)を含む発光領域(活性層)106、p型A1、Ga1-xNクラッド層108、p型コンタクト層110が順次に形成され、端面発光型のものとして構成されている。

【0057】図7に示した半導体レーザ装置も、図5に示した半導体レーザ装置と同様に、p型GaNコンタクト層103上に、例えば5μm幅のストライプ状の領域120を除いて、アンドープAIN層109が形成されているので、電流を幅5μmのストライプ状の領域120に集中させることができる。

低減することができる。

【0059】図8は、本発明に係る半導体レーザ装置の他の構成例を示す図である。なお、図8において、図5と対応する箇所には同じ符号を付している。図8の半導体レーザ装置は、基板101上に、少なくとも n型Al_xGa_{1-x}N第1クラッド層601(0<x<1)が形成され、n型Al_xGa_{1-x}N第1クラッド層601上には、電流注入領域となるべきストライブ状の領域を除いて、In_wGa_{1-x}N層302(0 \leq w<1)、Al_xGa_{1-x}N層109(x<z \leq 1)が選択成長によって形成されており、前記n型Al_xGa_{1-x}N第1クラッド層601およびAl_xGa_{1-x}N層109上には、n型Al_xGa_{1-x}N第2クラッド層602、In_yGa_{1-y}N層(0 \leq y<1)を含む発光領域(活性層)106、p型Al_xGa_{1-x}Nクラッド層108、p型コンタクト層110が順次に形成され、端面発光型のものとして構成されている。

【0060】すなわち、図8の半導体レーザ装置は、第1クラッド層601と $A1_z$ G a_{1-z} N層109(x<z ≤ 1)との間に、 In_w G a_{1-w} N層302(0 $\le w$ <1)がさらに形成されている点で、図7の半導体レーザ装置と相違している。

【0061】図8の半導体レーザ装置も、図5に示した 半導体レーザ装置と同様に、電流を幅5μmのストライ プ状の領域120に集中させることができる。

【0063】このように、図8の半導体レーザ装置では、電流狭窄を行なうための $A1_xGa_{1-x}NP=109$ ($x<z\le1$)(例えばA1NP=1000)と水平横方向に光を閉じ込めるための $In_xGa_{1-x}NP=100$ 0)と水平横方向に光を閉じ込めるための $In_xGa_{1-x}NP=100$ 0)に、水平横方向に光を閉じ込めることができる。特に、電流狭窄を行なうための $A1_xGa_{1-x}NP=100$ 0(例えばA1NP=1000)と水平横方向に光を閉じ込めるための $In_xGa_{1-x}NP=100$ 0)について、 $SiO_xP=100$ 0 をマスクとした選択成長により同一のストライプパターンを形成できるので、水平横方向のキャリア密度分布と光分布の位置ずれが発生せず、素子を安定な単一横モー

ドで動作させることができる。

【0064】図9は、本発明に係る半導体レーザ装置の 他の構成例を示す図である。なお、図9において、図1 と対応する箇所には同じ符号を付している。 図9の半導 体レーザ装置は、基板101上に、少なくともn型Al "Ga_{1-x}Nクラッド暦104(0<x<1)、In_yGa 1-yN層(O<y<1)を含む発光領域(活性層)701、 p型A 1 Ga1-x Nクラッド層108が順次に形成さ れ、p型Al,Gal-,Nクラッド層108上には、円形 状の領域130を除いて、Al_zGa_{l-z}N層109(x <z≤1)が選択成長によって形成されており、p型A 1.Ga_{1-x}Nクラッド層108およびAl_xGa_{1-x}N層 109上には、p型GaNコンタクト層110が形成さ れ、前記積層構造101,102,103,104,7 01,108,109,110を共振器としてその上下 に多層膜ブラッグ反射鏡702,703が形成されてい る.

【0065】ここで、p型GaNコンタクト層110の表面からn型GaNコンタクト層103までは、例えば直径100μm程度の円形状にメサエッチングされている。そして、メサの頂上部、すなわちp型GaNコンタクト層110上には、p側電極111がリング状に形成されており、またメサの周辺、すなわちn型GaNコンタクト層103上には、n側電極112が形成されている。

【0066】具体例として、図9の半導体レーザ装置は、サファイア基板101上に、GaNバッファ層102、n型GaNコンタクト層103が順次に形成され、n型GaNコンタクト層103上に、n型 $Al_{0.15}$ Gaの、85Nクラッド層104, $In_{0.15}$ Gaの、85NグGaN多重量子井戸活性層701, p型 $Al_{0.15}$ Gaの、85Nクラッド層108, アンドープAlN層109, p型GaN Nコンタクト層110, p側電極111が、選択成長によって順次に形成されたものとなっている。

【0067】また、図9において、上部誘電体多層膜ブラッグ反射鏡702はZrO $_2$ とMgF $_2$ を光学波長の1/4厚さで交互に8ペア積層した反射鏡として構成され、また、下部誘電体多層膜ブラッグ反射鏡703はZrO $_2$ とMgF $_2$ を光学波長の1/4厚さで交互に10ペア積層した反射鏡として構成されている。なお、図9の例では、下部誘電体多層膜ブラッグ反射鏡703は、電流狭窄を行なうための直径約10 μ mの円形状の領域130の下方のサファイア基板101をエッチングで除去した後に、基板裏全面に電子ビーム蒸着法により形成される。

【0068】このような構成では、p 側電極 111 から注入された電流は、p 型 GaN コンタクト層 110 とp 型 $A1_{0.15}$ $Ga_{0.85}$ N クラッド層 108 との間に設けられたアンドープ A1 N 層 109 によって、直径が約 10 μ m程度の円形状の領域 130 に狭窄されて、 $In_{0.15}$

Ga_{0.85} N/Ga N多重量子井戸活性層701に流れ込む。従って、電流を狭い円形状の領域に閉じ込めて関電流を低下させ、かつp側電極111とのコンタクト面積を広くして素子の動作電圧を低減することができる。

【0069】すなわち、活性層701の上部に円形領域を除いて形成した Al_zGa_{1-z} N層109によって電流を例えば直径 10μ m程度の狭い領域に集中させることができる。一方、p型GaN コンタクト層110 は、上記直径 10μ mよりも大きい(例えば直径 100μ m程度の)メサ形状にエッチングされているので、電流が狭窄される面積とp型GaN コンタクト層が金属電極と接触する面積とを互いに独立に制御でき、レーザの関電流を低下させてかつ素子の動作電圧を低減させることができる。

【0070】また、InyGa1-yN(0<y<1)層を含む発光領域(活性層)701で発光した光は、上下の多層膜ブラッグ反射鏡702.703で構成された共振器内でレーザ発振して、基板101に対して垂直方向に出射される。すなわち、図9の半導体レーザ装置は、基板に対して垂直方向に光を取りだすことができる面発光型になっている。この際、In0.15 Ga0.85 N/GaN多重量子井戸活性層701で発光した光は、メサ頂上部に形成された上部誘電体多層膜ブラッグ反射鏡702と、GaNバッファ層の下に形成された下部誘電体多層膜ブラッグ反射鏡703との間で共振して、基板に対して垂直方向にレーザ光が取り出される。

【0071】このとき、活性層に用いている $In_yGa_{1-y}N(0<y<1)$ は、バッファ層やコンタクト層に用いているGaNよりも禁制帯幅が小さいため、共振器内での光吸収損失を少なくできる。すなわち、 $In_{0.15}Ga_{0.85}N/GaN$ 多重量子井戸活性層701の禁制帯幅は、共振器内にあるA1GaN層およびGaN層の禁制帯幅よりも小さいため、共振器内における光吸収損失を小さくすることができ、閾電流密度の上昇を防止できる

【0072】図10は、本発明に係る半導体レーザ装置の他の構成例を示す図である。図10の半導体レーザ装置は、図1、図3、図4、図5、図7、図8あるいは図9の半導体レーザ装置において、 $Al_zGa_{1-z}N$ 層および $In_zGa_{1-z}N$ 層に代えて、 $GaN/Al_zGa_{1-z}N$ からなる超格子構造801が選択成長によって形成されたものとなっている。

【0073】具体的に、図10の半導体レーザ装置は、例えば、図4に示した半導体レーザ装置におけるアンドープA1N層109およびアンドープGaN層302に代えて、GaN/A10.3Ga0.7N超格子構造801が選択成長により形成されている。この超格子構造801は、10nmの層厚のGaN層と10nmの層厚のAl0.3Ga0.7N層とを交互に10ペア積層した構造となっている。

【0074】このような超格子構造においては、超格子構造の各へテロ界面にヘテロ接合に伴なうスパイクが形成されており、特に有効質量の大きい正孔に対してはエネルギー障壁として働く。このため、ヘテロ障壁よりもエネルギーの高い正孔に対してオーバーフローを抑制する。これにより、電流を幅5μmのストライプ状の領域120に集中させて電流を狭窄し、関電流を低下させることができる。

【0075】また、図10の半導体レーザ装置においては、 $GaN/Al_{0.1}Ga_{0.9}N$ 量子井戸活性層106の禁制帯幅が $GaN/Al_{0.3}Ga_{0.7}N$ 超格子構造801の禁制帯幅よりも大きくなるように設定している。このため、 $GaN/Al_{0.1}Ga_{0.9}N$ 量子井戸活性層106で発生した光は、 $GaN/Al_{0.3}Ga_{0.7}N$ 超格子構造801で吸収を受けて、水平横方向に実効屈折率差ができる。従って、活性層106で発光した光は $GaN/Al_{0.3}Ga_{0.7}N$ 超格子構造801が存在しないストライプ状の領域120に閉じ込められて、安定な単一横モードで動作する。

【0076】このように図10の半導体レーザ装置においては、電流狭窄層としてA1、Ga1-、N単層ではなくGaN/A1、Ga1-、N超格子構造を用いており、超格子構造ではヘテロ界面で発生するスパイクが多数形成されるため、ヘテロ障壁よりもエネルギーの高いキャリアに対してキャリアのオーバーフローを抑制する効果が増加する。あるいは、GaN/A1、Ga1-、N超格子構造を多数キャリアに対して量子干渉条件を満足するような層厚で構成すると、ヘテロ障壁よりもエネルギーの高いキャリアを射することができる。従って、A1、Ga1-、N単層に比べて実効的にA1、Ga1-、Nクラッド層とのヘテロ障壁高さが大きくなるため、より小さいA1組成zで同じ電流狭窄効果を得ることができる。これにより、GaNとの格子不整合に起因する歪量を低減することができる。

【0077】以上のように、本発明は、InyGai-yN 層(0≤y<1)を含む発光領域(活性層)の上部または下 部に、ストライプ状の領域120または円形状の領域1 30を除いて、アンドープAl,Ga1-2N層(x<2≤ 1)が形成されていることを特徴としている。(ここで、 Al組成zはクラッド層のAl,Ga,-,N層のAl組成 xよりも大きく設定されている (x>z))。従って、A 1.Ga1-zN層とAl,Ga1-xNクラッド層との界面に はヘテロ障壁が形成され、キャリアの注入が妨げられ る。さらに、AI組成zを1に近づけるにつれてAl, Ga_{1-x}N材料の禁制帯幅が大きくなって半導体から絶 録体に近づいていく。そのため、より効率良く電流をブ ロックすることができる。すなわち、衆子に注入された 電流を、Al,Ga_{1-x}N層で覆われていないストライプ 状の領域120または円形の領域130に集中させ狭窄 して活性層に注入させることができ、これによって、関 電流を低下させることができる。

【0078】そして、上記電流狭窄を行なうAl₂Ga₁₋₂N層が素子の積層構造の内部に設けられていることによって、電流が狭窄される面積とp型GaNコンタクト層が金属電極と接触する面積を独立に制御できるという特徴を有している。例えば電流狭窄幅を5μmと狭くして、かつp型GaNコンタクト層幅を100μmと広くすることができる。これにより、レーザの閾電流を低下させて、かつ素子の動作電圧を低減することができる。

[0080]

【発明の効果】以上に説明したように、請求項1乃至請求項8記載の発明によれば、 $I_{ny}Ga_{1-y}N層(0 \le y < 1)$ を含む発光領域(活性層)の上部または下部に、ストライプ状または円形状の領域を除いて、クラッド層の A_{1} , Ga_{1-x} , N 層を選択成長により形成しているので、電流を A_{1} , Ga_{1-x} , N 層を選択成長により形成しているので、電流を A_{1} , Ga_{1-x} , N 層で覆われていないストライプ状または円形の狭い領域に集中させて関電流を低下させることができる。また、電流狭窄を行なう A_{1} , Ga_{1-x} , N 層は、素子の積層構造の内部に設けられているため、電流狭窄面積と独立にp 型 Ga_{1} , N 列中電圧を低減することができる。

【0081】特に、請求項2,請求項5記載の発明で は、電流を狭窄するAl,Gal-,N層をAl,Gal-,N 第1クラッド層とAl, Gal-, N第2クラッド層との間 に選択成長によって形成しているので(電流を狭窄する Al, Gal-, N層を、第1クラッド層と第2クラッド層 の間でIn,Ga1-,N活性層に近接して形成しているの で)、電流の狭窄をIn,Gal-,N活性層により近い位 置で行なうことができ、電流広がりをさらに抑制するこ とができて、閾電流をより一層低減することができる。 【0082】また、請求項3、請求項6記載の発明で は、Al,Ga,-,N電流狭窄層に加えてIn,Ga,-,N 層(0≤w<1)を選択成長により形成しており、In。 Ga_{1-x}N層の屈折率はA₁,Ga_{1-x}Nクラッド層より も大きく、またIn,Gai-,N活性層とIn組成が同じ かあるいは大きい場合には、In,Ga:-,N層は、In 、Gal-,N活性層で発生した光を吸収するので、水平横 方向に実効屈折率差が形成され、素子を安定な水平横モードで動作させることができる。

【0083】また、請求項7記載の発明では、特に面発光レーザに適用する場合に、発光領域(活性層)の上部に円形状領域を除いて選択成長により形成したAl,Gal-zN層によって電流を狭い円形領域に集中させて関電流を低減することができる。そして、p型GaNコンタクト層は上記直径よりも大きいメサ形状にエッチングされており、p型GaNコンタクト層と金属電極が接触する面積を大きくできるため、素子の動作電圧を低減することができる。

【0084】また、請求項8記載の発明では、電流狭窄層としてGaN/Al,Ga₁₋₂N超格子構造を用いることによって、Al,Ga₁₋₂N単層に比べてより小さいAl 担成で電流狭窄効果を得ることができ、GaNとの格子不整合に起因する歪量を低減することができる。

【図面の簡単な説明】

【図1】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図2】図1の半導体レーザ装置の製造工程例を示す図である。

【図3】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図4】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図5】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図6】図1の半導体レーザ装置の製造工程例を示す図である。

【図7】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図8】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図9】本発明に係る半導体レーザ装置の構成例を示す 図である。

【図10】本発明に係る半導体レーザ装置の構成例を示 す図である。

【図11】従来の半導体レーザ装置の構成例を示す図で ある。

【図12】従来の半導体レーザ装置の構成例を示す図である。

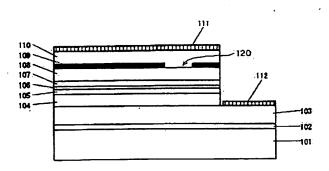
【図13】従来の半導体レーザ装置の構成例を示す図である。

【符号の説明】

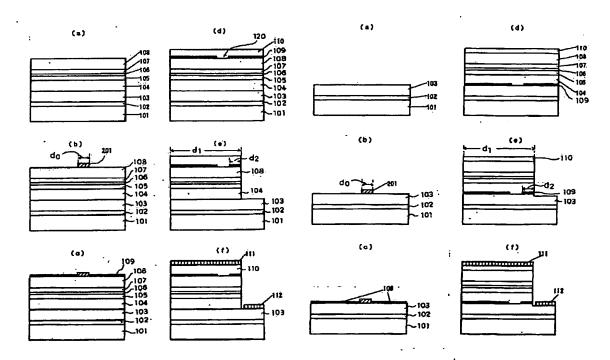
- 101 サファイア基板
- 102 GaNバッファ層
- 103 n型GaNコンタクト層
- 104 n型Al_{0.15}Ga_{0.85}Nクラッド層
- 105 n型Al_{0.1}Ga_{0.9}Nガイド層
- 106 GaN/AlouGaougN多重量子井戸活性

層		302	アンドープGaN層
107	p型A l _{0.1} Ga _{0.9} Nガイド層	303	p型Al _{0.15} Ga _{0.85} N第2クラッド層
108	p型A l _{0.15} Ga _{0.85} Nクラッド層	601	n型A l _{0.15} G a _{0.85} N第 l クラッド層
109	アンドープAIN層	602	n型A l _{0.15} G a _{0.85} N第2クラッド層
110	p型GaNコンタクト層	701	I n _{0.15} G a _{0.85} N/GaN多重量子井戸活
111	p側電極	性層	
112	n 側電極	702	上部誘電体多層膜ブラッグ反射鏡
201	SiO ₂ 層	703	下部誘電体多層膜ブラッグ反射鏡
301	p型A l a 15 G a a 85 N第1クラッド層	801	アンドープGaN/AlGaN超格子構造

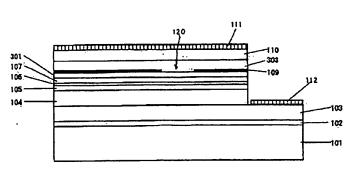
【図1】



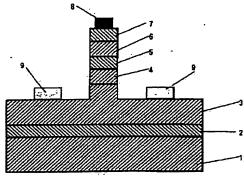
[図2] 【図6]



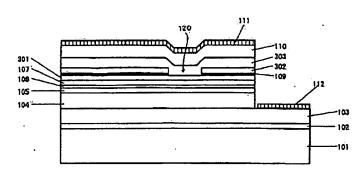




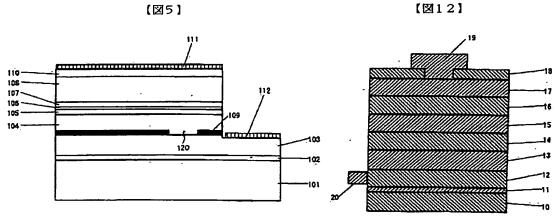
【図11】



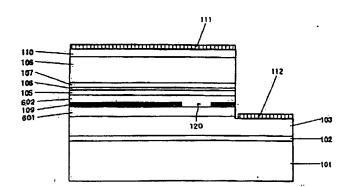
【図4】



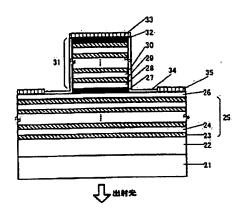
【図12】



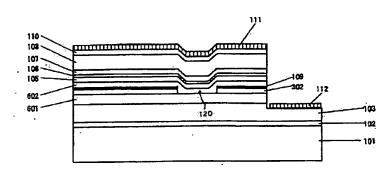
【図7】



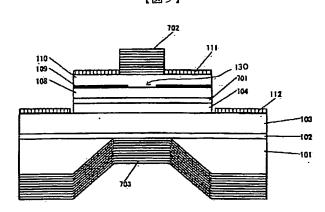
【図13】



【図8】



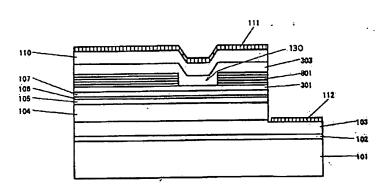
【図9】



(14)

特開平10-126010

【図10】



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:	
BLACK BORDERS	
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES	٠
☐ FADED TEXT OR DRAWING	
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING	
☐ SKEWED/SLANTED IMAGES	-
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS	
☐ GRAY SCALE DOCUMENTS	
☐ LINES OR MARKS ON ORIGINAL DOCUMENT	
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY	

IMAGES ARE BEST AVAILABLE COPY.

OTHER: _

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.